

ND - K 0 3 0 H , E M - K 0 3 0 H ユーザーズマニュアル (第 2 版) 差分マニュアル

平素より弊社開発ツール製品をご使用いただき、厚く御礼申し上げます。
掲題の件、ND - K 0 3 0 H , E M - K 0 3 0 Hユーザーズマニュアル (第 2 版) 差分マニュアルを作成しましたので以下にご提出させていただきます。

a) ジャンパ設定の説明追加

[関連頁]

ND-K030H:P3-4 EM-K030H:P3-4

[追加内容]

P 0 7 / X T 1 端子を P 0 7 として使用する場合、J P 8 を 3 - 4 ショートにしてください。

b) 5 章削除

[関連頁]

ND-K030H:P5-1 EM-K030H:P5-1

[削除内容]

ND-K030H:G7.以降 EM-K030H:D4.以降で修正された内容が記載されているため、5章を削除いたします。

< 5 章の内容 >

- ・ μPD7805X, μPD78005X エミュレーション時にはリセット直後に P M 2 及び P M 7 に F F h を設定してください。
- ・ μPD78005X エミュレーション時には P M 0 のビット 6 に 0 を設定しないでください。

以上