

ND-K9234-32



NAITO DENSEI MACHIDA MFG.CO.,LTD.

概要

NECエレクトロニクス製78K0S/Kx1+シリーズをエミュレーションするための開発環境です。

機能と特長

- 小型、軽量サイズで高機能
- ターゲット電源2.0V ~ 5.5Vまでのエミュレーションが可能
(対象デバイスの仕様と同等)
- 専用バスインターフェースによる高速通信
(PCIバス、PCMCIAカード)
- リアルタイムRAMモニタ機能搭載
- 全トレース、条件トレースが可能
- NECエレクトロニクス製PM Plusに対応
- 4ARコンパイラに対応

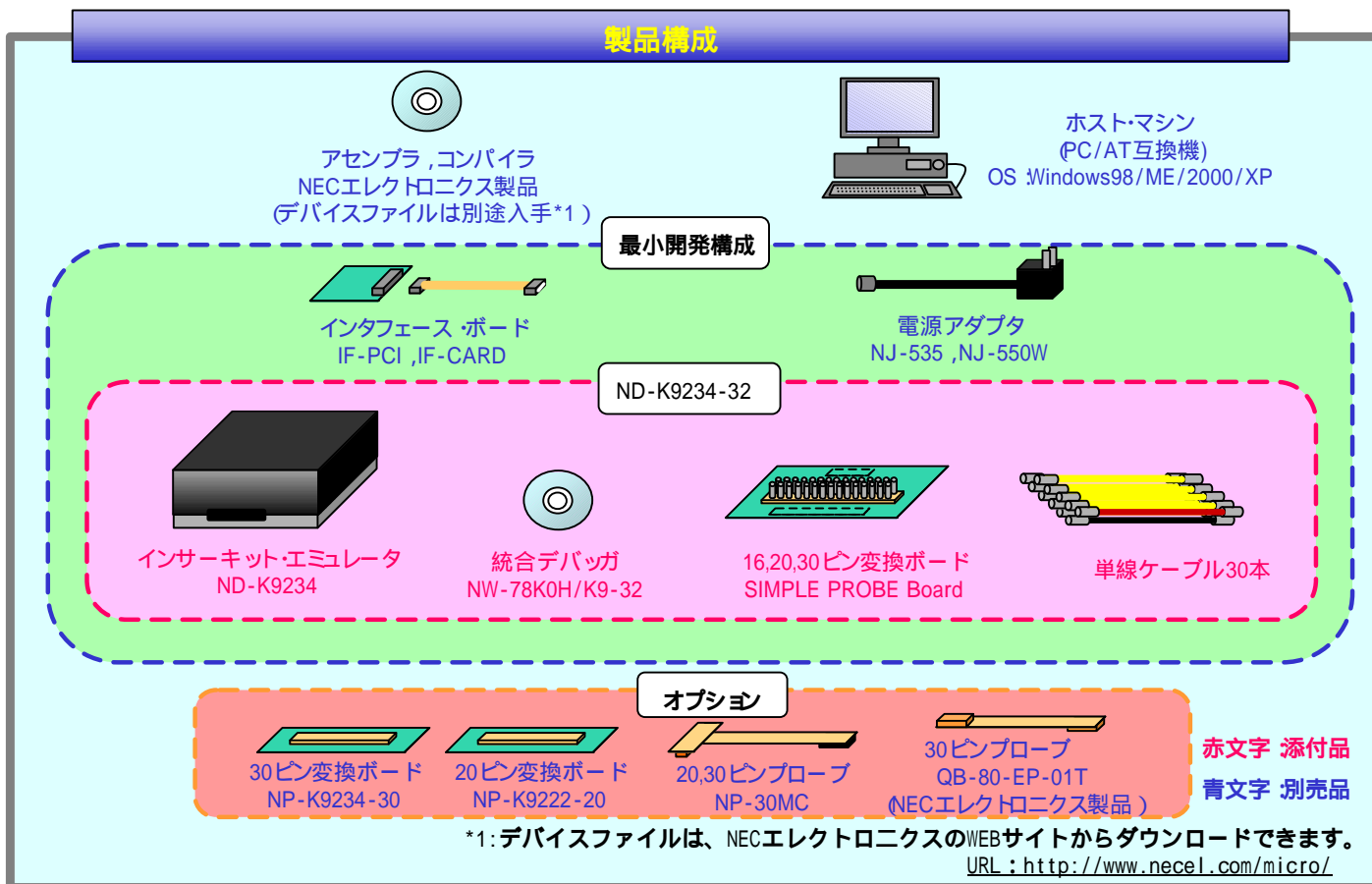


対象デバイス

78K0S/Kx1+シリーズ

- 78K0S/KY1+ : μ PD78F9210 , μ PD78F9211 , μ PD78F9212
- 78K0S/KA1+ : μ PD78F9221 , μ PD78F9222
- 78K0S/KB1+ : μ PD78F9232 , μ PD78F9234

製品構成



ND-K9234-32基本仕様

システム・クロック	内蔵低速Ring-OSC : 240KHz 内蔵高速Ring-OSC : 8.0MHz メイン・システム・クロック : 10.0MHz	実行時間測定	最大 4分28秒 分解能 62.5ns
クロック供給	外部 : パルス入力 内部 : エミュレーション・ボード上に実装	ターゲット・インタフェース	20ピン、30ピン用のプローブを用意
マッピング単位	内部ROM : 256B (MAX48KB) 内部高速RAM : 8B	ホスト・インタフェース	専用バス・インタフェース
エミュレーション機能	リアルタイム実行 ブレーク実行 ステップ実行	エミュレーション可能 電源電圧範囲	2.0V ~ 5.5V (対象デバイスと同様)
リアルタイムRAMモニタ	内部RAM領域全て	ホストマシン	PC/AT互換機
イベント検出	プログラム実行検出 バス・イベント検出 外部トリガ検出	電源	DC 5V (NJ-535 ,NJ-550W)
イベント統合	パスカウント トレース・クオリファイ条件 ディレイ条件 トリガ条件	外形寸法	W235 × D195 × H54.5 mm
ブレーク要因	イベント・ブレーク マニュアル・ブレーク コマンド・ブレーク フェイル・セーフ・ブレーク	対応OS	Windows98/ME/2000/XP
リアル・タイム・トレース トレース要因 トレース容量 トレース内容	全トレース クオリファイ・トレース 64bit × 8K アドレス, データ, ステータス	添付品	16,20,30ピン変換ボード (SIMPLE PROBE Board) 単線ケーブル 30本 統合デバッグ (NW-78K0H/K9-32)

オプション製品

ターゲットとのインタフェースを簡略化するためにオプション製品を用意しております。

20ピン デバイス用ターゲット・インタフェース

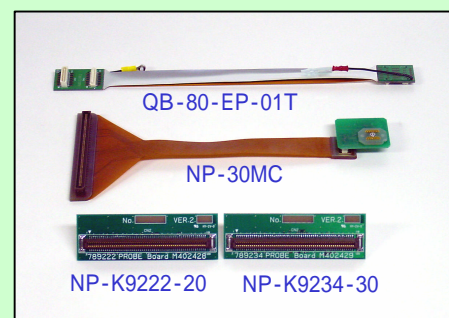
NP-K9222-20 + NP-30MC

30ピン デバイス用ターゲット・インタフェース

NP-K9234-30 + NP-30MC

または

SIMPLE PROBE Board + QB-80-EP-01T
(付属品) (NECエレクトロニクス製品)



注 オプション製品は単品販売です。

記載の製品名、社名は一般に各社の商標または登録商標です。本資料の内容は、予告無く変更する場合があります。

株式会社 内藤電誠町田製作所

マイコンシステム事業部

第一営業部 第二営業課

〒222-0033 横浜市港北区新横浜2-7-20 NKY新横浜ビル4F

TEL. 045-475-4191 FAX. 045-475-4091

http://www.ndk-m.co.jp/asmis/



* このカタログの内容は、2005年3月現在のものです。