

FA-78F0495GC-GAD-RX

ユーザーズ・マニュアル

## 第1章 概説

本製品は、FlashプログラマFL-PR5(PG-FP5<sup>\*</sup>)及びFL-PR4(PG-FP4<sup>\*</sup>)、MINICUBE2に接続することにより、対象デバイスのFlashプログラマとして使用できる変換アダプタです。(RoHS対応品です。)

本マニュアルでは各製品名を以下の略名で表します。

製品名	略名
FL-PR5(PG-FP5 <sup>*</sup> )	FP5
FL-PR4(PG-FP4 <sup>*</sup> )	FP4
QB-MINI2 <sup>*</sup>	MINICUBE2

<sup>\*</sup>ルネサス エレクトロニクス製品

【注意】本製品は出荷時の状態で、書き込みができる様に配線されています。お客様において、追加改造等を行う場合は、弊社での書き込み保証はなくなりますのでご了承ください。

対象デバイスは、以下となります。

- ・ μ PD78F0495GC-GAD-AX
- ・ μ PD78F0494GC-GAD-AX
- ・ μ PD78F0493GC-GAD-AX
- ・ μ PD78F0492GC-GAD-AX
- ・ μ PD78F0491GC-GAD-AX
- ・ μ PD78F0485GC-GAD-AX
- ・ μ PD78F0484GC-GAD-AX
- ・ μ PD78F0483GC-GAD-AX
- ・ μ PD78F0482GC-GAD-AX
- ・ μ PD78F0481GC-GAD-AX
- ・ μ PD78F0475GC-GAD-AX
- ・ μ PD78F0474GC-GAD-AX
- ・ μ PD78F0473GC-GAD-AX
- ・ μ PD78F0472GC-GAD-AX
- ・ μ PD78F0471GC-GAD-AX

上記以外のデバイス名については、ルネサス エレクトロニクス又は当社営業部までお問い合わせください。

本製品の動作環境は、表1-1の通りです。

表1-1 動作環境

温度範囲	0 ~ 40	動作時
湿度範囲	20 ~ 80%RH	

## 第2章 開梱

本製品の梱包箱を開けると以下のものが入っていますので、ご確認ください。もし何か一つでも欠けていた場合は、購入先へご連絡ください。

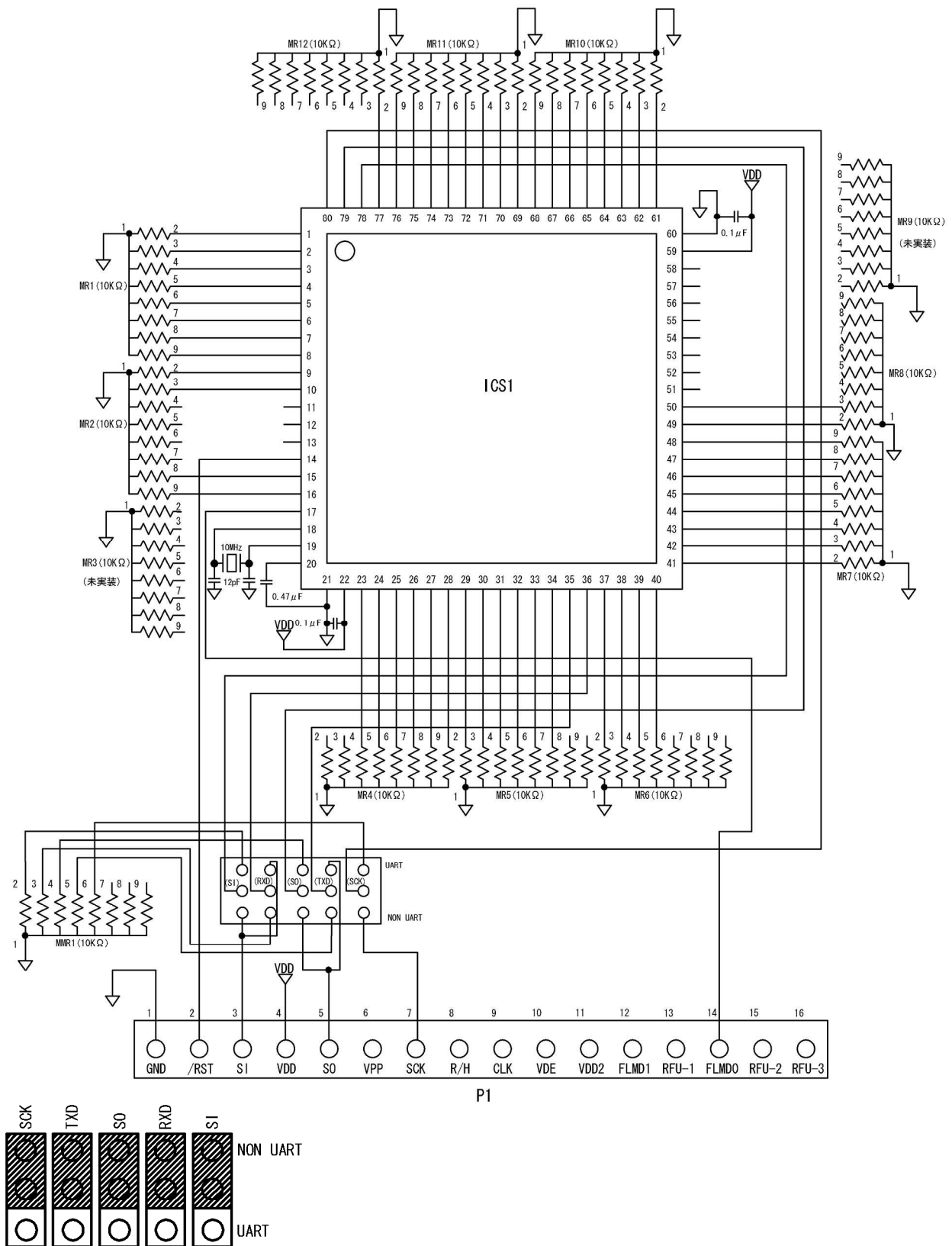
- 1.FA-78F0495GC-GAD-RX

初期設定 NON UART側

- 2.ユーザーズ・マニュアル
- 3.添付品リスト

第3章 結線図

図3-1



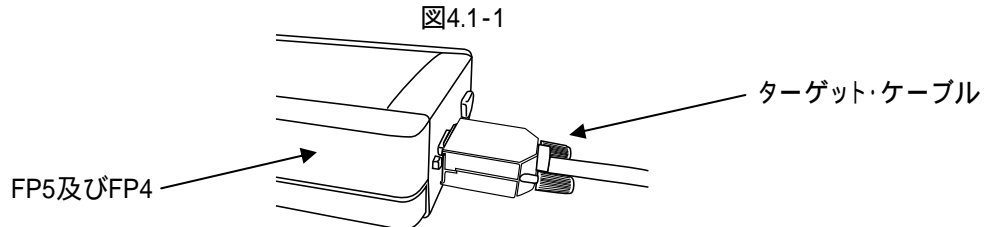
## 第4章 操作概要

本章では、FlashプログラムFP5及びFP4、MINICUBE2と本ソケットアダプタを組み合わせた場合の操作方法について説明します。

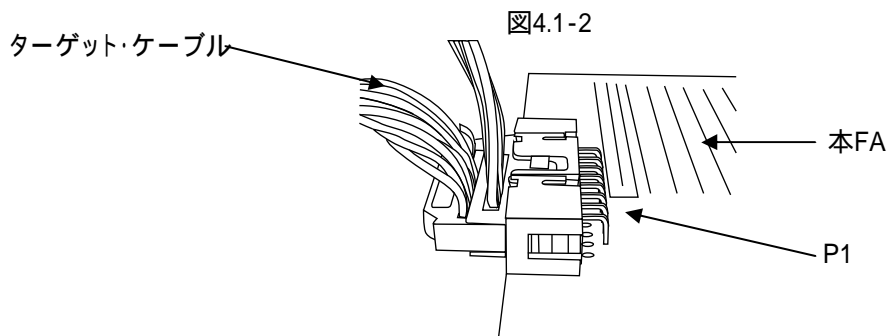
### 4.1 FP5及びFP4の場合

次に示す手順に従って、本FAアダプタとFP5及びFP4を接続し、動作確認してください。

- (1)FP5及びFP4のD-SUB15pinコネクタ(FP5 = TARGET, FP4=Device)とFP5及びFP4に添付されているターゲット・ケーブルを接続します。



- (2)ターゲットケーブルの16ピンと本FAアダプタのP1を接続します。



### (3)ジャンパーの設定

FP5及びFP4で書き込みを実施する場合、ジャンパーはNON UART側を推奨設定とします。  
(SIO書き込みの設定となります。)

### (4)FP5及びFP4の操作・設定

FP5及びFP4の操作・設定については、FP5及びFP4のユーザーズ・マニュアルを参照してください。

### (5)デバイスの実装

本FAアダプタのICS1のソケットの蓋を開け、デバイスを実装してください。

【注意】その際、ソケットの1番ピンとデバイスの1番ピンを合わせて実装してください。

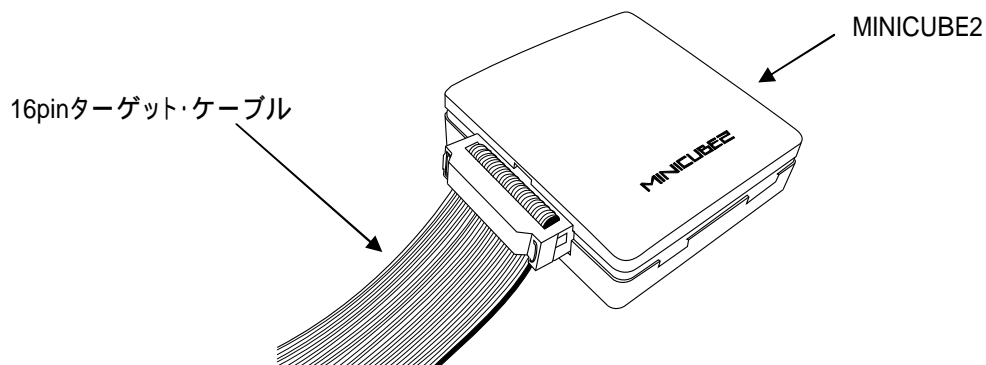
1番ピンをあわせて実装しないと、正しく書き込めなかったり破損したりする場合があります。

## 4.2 MINICUBE2の場合

次に示す手順に従って、本FAアダプタとMINICUBE2を接続し、動作確認してください。

(1)MINICUBE2ターゲットI/FコネクタとMINICUBE2に添付されている16pinターゲット・ケーブルを接続します。

図4.2-1



(2)MINICUBE2の操作・設定

MINICUBE2の操作・設定については、MINICUBE2のユーザーズ・マニュアルを参照してください。

(3)ジャンパーの設定

MINICUBE2で書き込みを実施する場合、ジャンパーはUART側に設定してください。  
(UART書き込みの設定となります。)

(4)デバイスの実装

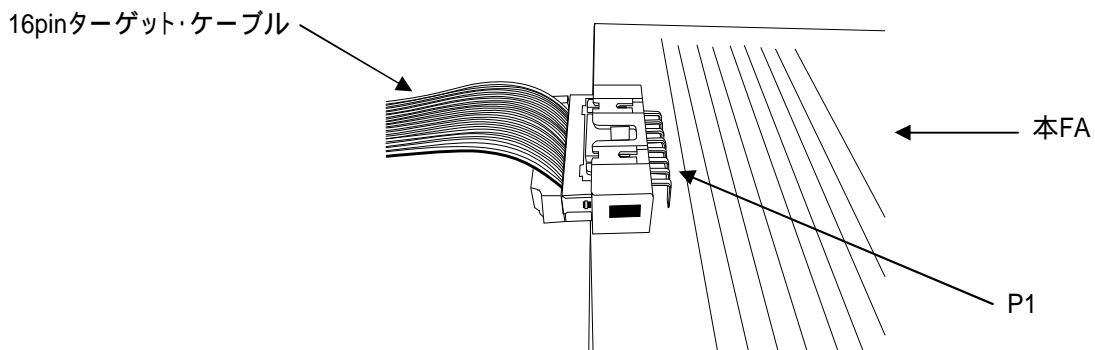
本FAアダプタのICS1のソケットの蓋を開け、デバイスを実装してください。

【注意】その際、ソケットの1番ピンとデバイスの1番ピンを合わせて実装してください。

1番ピンをあわせて実装しないと、正しく書き込めなかったり破損したりする場合があります。

(5)16pinターゲット・ケーブルと本FAアダプタのP1を接続します。

図4.2-2



# FA-78F0495GC-GAD-RX

## User's manual

## Chapter 1 Overview

This product is the adapter for converting which can be used by connecting with Flash programmer FL-PR5 (PG-FP5<sup>\*</sup>) and FL-PR4 (PG-FP4<sup>\*</sup>), MINICUBE2 as a Flash programmer of the applicable devices.

Each product name is shown in this manual by the following abbreviation names.

Product name	abbreviation names
FL-PR5(PG-FP5 <sup>*</sup> )	FP5
FL-PR4(PG-FP4 <sup>*</sup> )	FP4
QB-MINI2 <sup>*</sup>	MINICUBE2

<sup>\*</sup>Renesas Electronics's product

[Note] This product has been wired for to write it in the state when shipping it. For the customer, please acknowledge that the writing guarantee in our company is lost when you remodel the addition.

Applicable devices are the followings.

- $\mu$  PD78F0495GC-GAD-AX
- $\mu$  PD78F0494GC-GAD-AX
- $\mu$  PD78F0493GC-GAD-AX
- $\mu$  PD78F0492GC-GAD-AX
- $\mu$  PD78F0491GC-GAD-AX
- $\mu$  PD78F0485GC-GAD-AX
- $\mu$  PD78F0484GC-GAD-AX
- $\mu$  PD78F0483GC-GAD-AX
- $\mu$  PD78F0482GC-GAD-AX
- $\mu$  PD78F0481GC-GAD-AX
- $\mu$  PD78F0475GC-GAD-AX
- $\mu$  PD78F0474GC-GAD-AX
- $\mu$  PD78F0473GC-GAD-AX
- $\mu$  PD78F0472GC-GAD-AX
- $\mu$  PD78F0471GC-GAD-AX

Please inquire the device names other than the above-mentioned of our company of Renesas Electronics or Sales Department.

The operating environment of this product is as shown in the table 1-1.

Table 1-1 Operating environment

Temperature range	0 ~ 40	Operating
Humidity range	20 ~ 80%RH	

## Chapter 2 Unpacking

When you unpack this product's box, you will find items as follows. Please make sure. If you find any missing items, please make contact with your distributor.

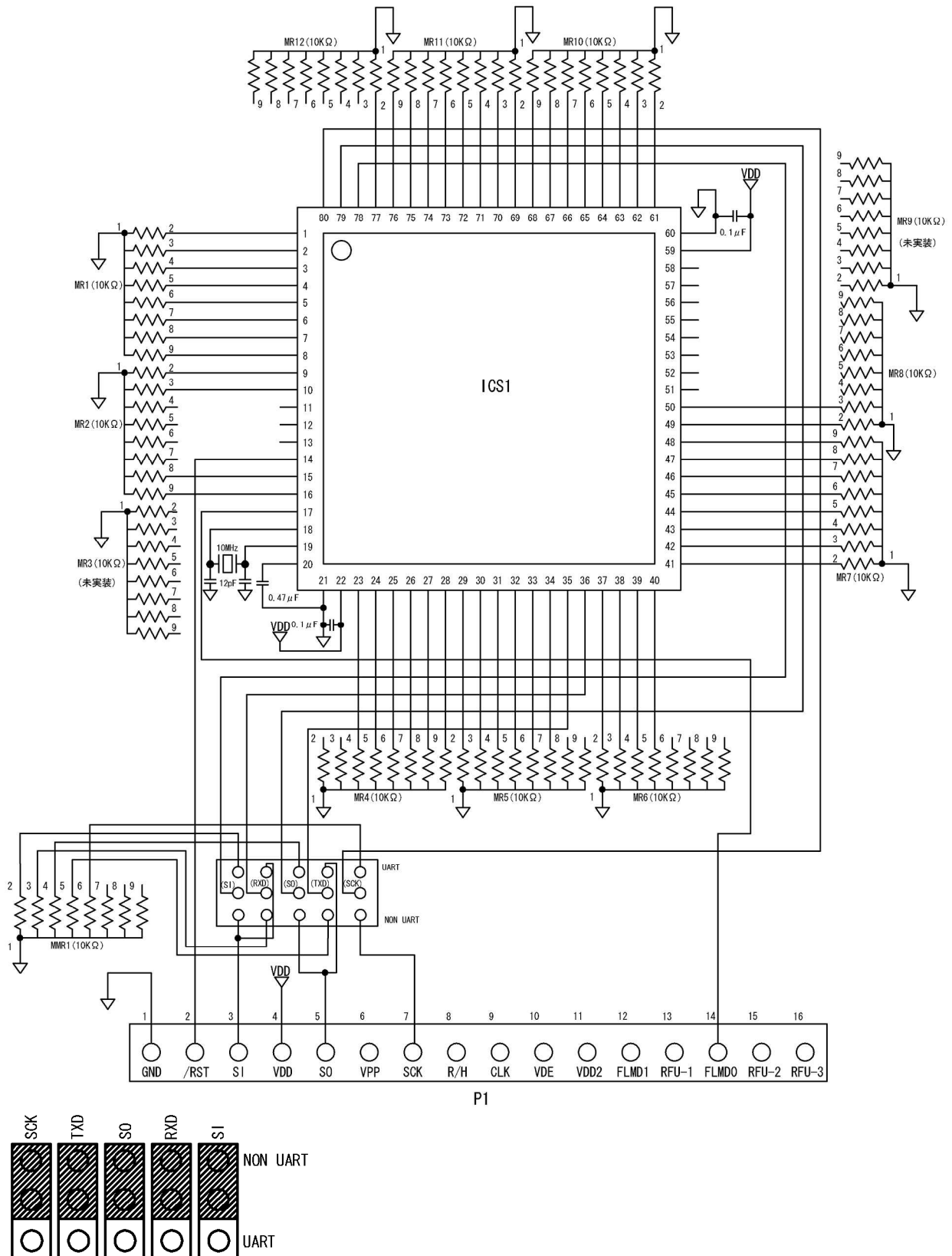
1. FA-78F0495GC-GAD-RX

Default Setting	NON UART Side
-----------------	---------------

2. User's manual
3. Accessory list

Chapter 3 Connection diagram

Figure 3-1



10MHz:HC-49/U-S 10.000MHz(KINSEKI's product)  
 12pF:FK18C0G1H120J(TDK's product)



## Chapter 4 Operational outline

This chapter describes how operate that Flash programmer FP5 and FP4 or MINICUBE2 and this socket adapter in combination.

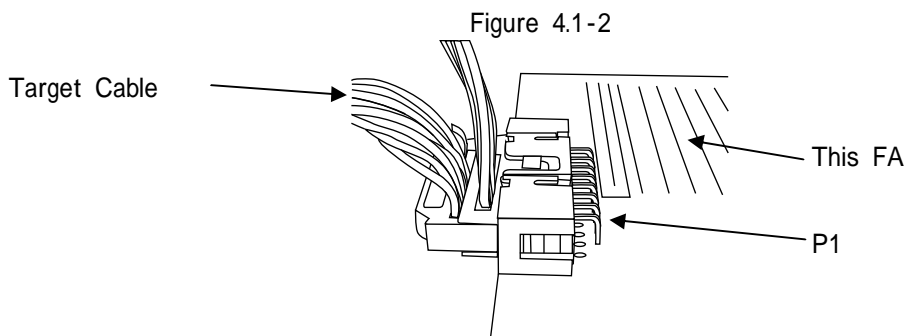
### 4.1 With FP5 and FP4

Comply with the following procedure, connect this FA adaptor and FP5 and FP4, and execute the operating validation.

(1) Connect D-SUB15pin-connector (FP5 = TARGET, FP4=Device) of FP5 and FP4 and the target cable attached to FP5 and FP4.



(2) Connect 16pin of the target cable and P1 of this FA adapter.



### (3) Setting of Jumper

When writing is executed with FP5 and FP4, recommended setting of Jumper is NON UART side. (Become set of the SIO writing. )

### (4) Operation/Setup for FP5 and FP4

Regarding Operation/Setup for FP5 and FP4, please refer to the user's manual of FP5 and FP4.

### (5) Mounting a device

Open the socket cap of ICS1 of this FA adapter, and mount a device.

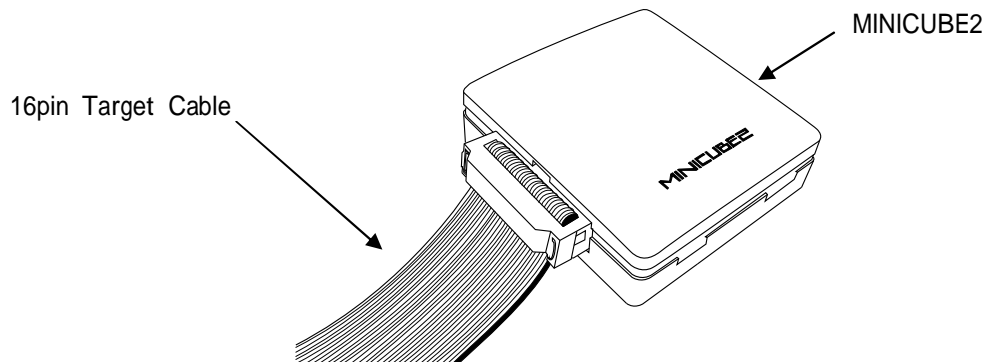
[Note] Mount a device with matching its No.1-pin and the socket's No.1-pin. If each No.1 pins are not matched, it may not be able to be written properly, and it may be damaged.

## 4.2 With MINICUBE2

Comply with the following procedure, connect this FA adaptor and MINICUBE2, and execute the operating validation.

- (1) Connect target I/F connector of MINICUBE2 and the 16pin target cable attached to MINICUBE2.

Figure 4.2-1



- (2) Operation/Setup for MINICUBE2

Regarding Operation/Setup for MINICUBE2, please refer to the user's manual of MINICUBE2.

- (3) Setting of Jumper

Please set Jumper to the UART side when you execute writing with MINICUBE2.

(Become set of the UART writing. )

- (4) Mounting a device

Open the socket cap of ICS1 of this FA adaptor, and mount a device.

[Note] Mount a device with matching its No.1-pin and the socket's No.1-pin. If each No.1 pins are not matched, it may not be able to be written properly, and it may be damaged.

- (5) Connect 16pin target cable and P1 of this FA adaptor.

Figure 4.2-2

